

## Prog. 3 - ATmega8535 / Carte d'étude de l'ATmega8535 - Langage C et assembleur

Projet : PROGRAMMATION1

Info : [DIV517]

Révision : de février 2007

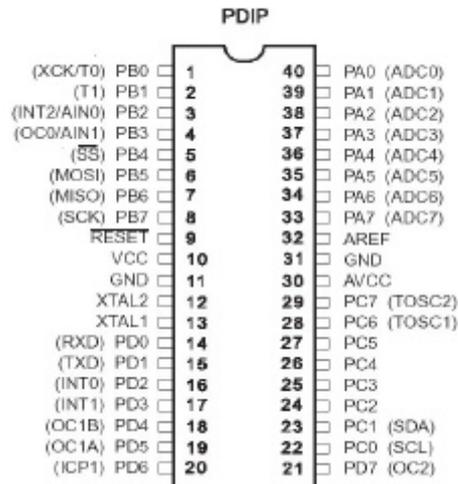


Figure 3.1. Environnement de développement (images\_maquettes\Atmega8535.jpg).

### 3.1 Section 00 - CodeVisionAVR C Compiler Evaluation

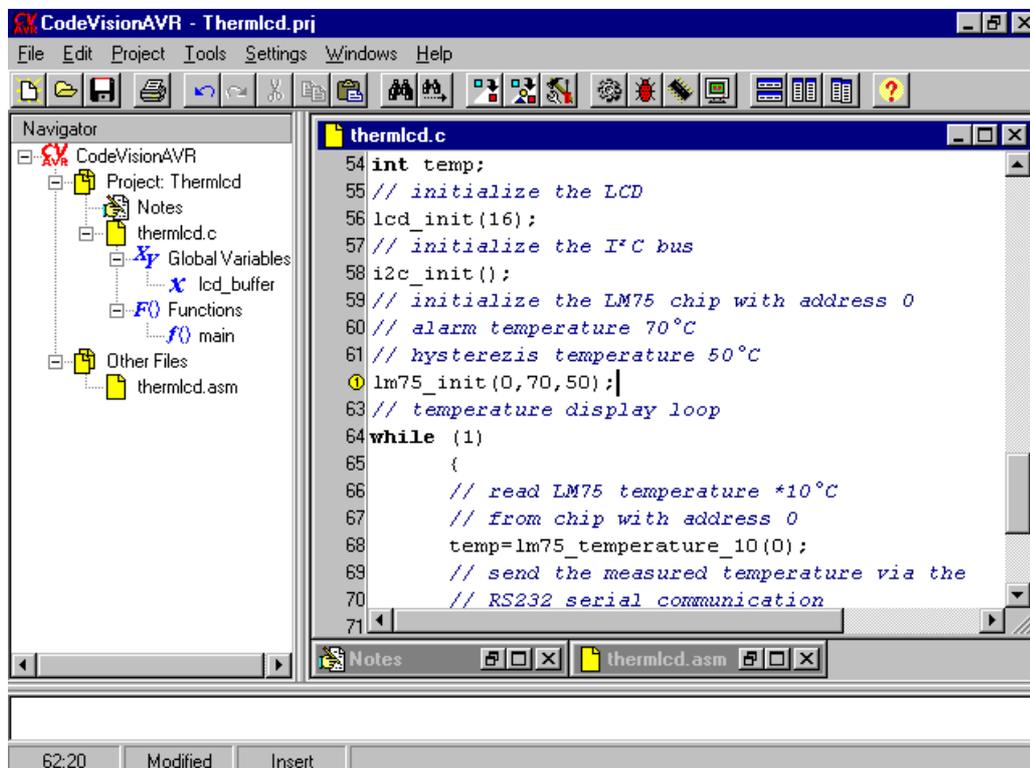


Figure 3.2. Environnement de développement (images\_maquettes\cvision.gif).

### 3.2 Section 01 - Programme de test de la carte

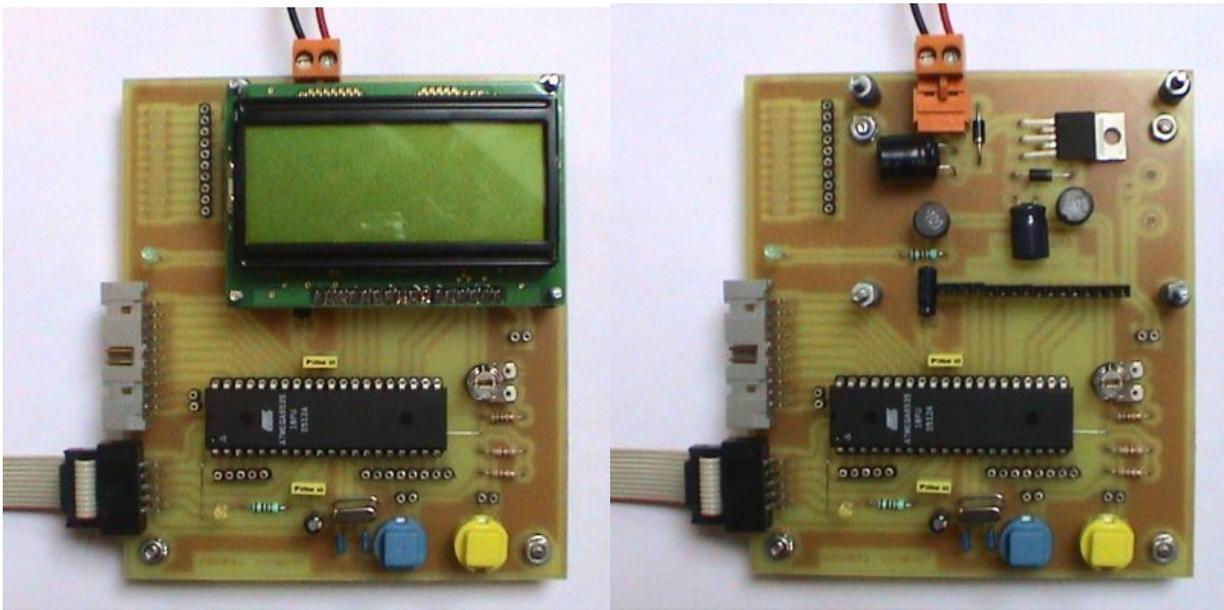


Figure 3.3. Environnement de développement (images\_maquettes\AT8535-12 et AT8535-22.jpg).

### 3.3 Section 02 - Programme de test de l'afficheur LCD

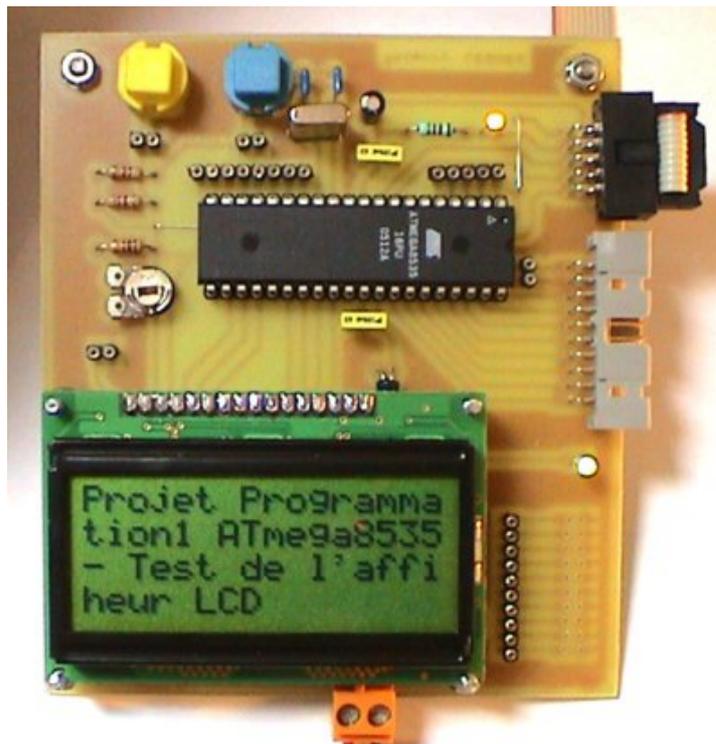


Figure 3.4. Environnement de développement (images\_maquettes\Atmega8535-22.jpg).

### 3.4 Section 03 - Programme de test du C.A.N

Figure 3.5. Environnement de développement (images\_maquettes\Atmega8535-22.jpg).

### 3.5 Section 04 - Programme de test du générateur P.W.M.\*

On utilise ici le TIMER 1 en mode PWM 8 bits. La fréquence du quartz vaut  $F_{\text{clk}} = 16 \text{ MHz}$ .

La fréquence du signal de sortie vaut  $F_{\text{PWM}} = \frac{F_{\text{clk}}}{2 \times 256} = 31,25 \text{ kHz}$ .

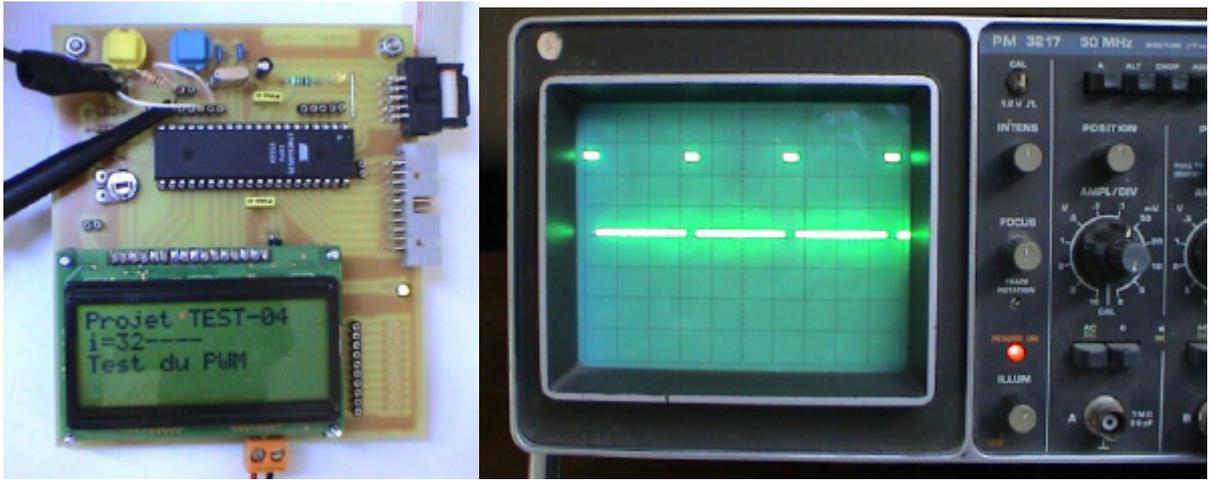


Figure 3.6. Environnement de développement (images\_maquettes\Atmega8535-42.jpg).